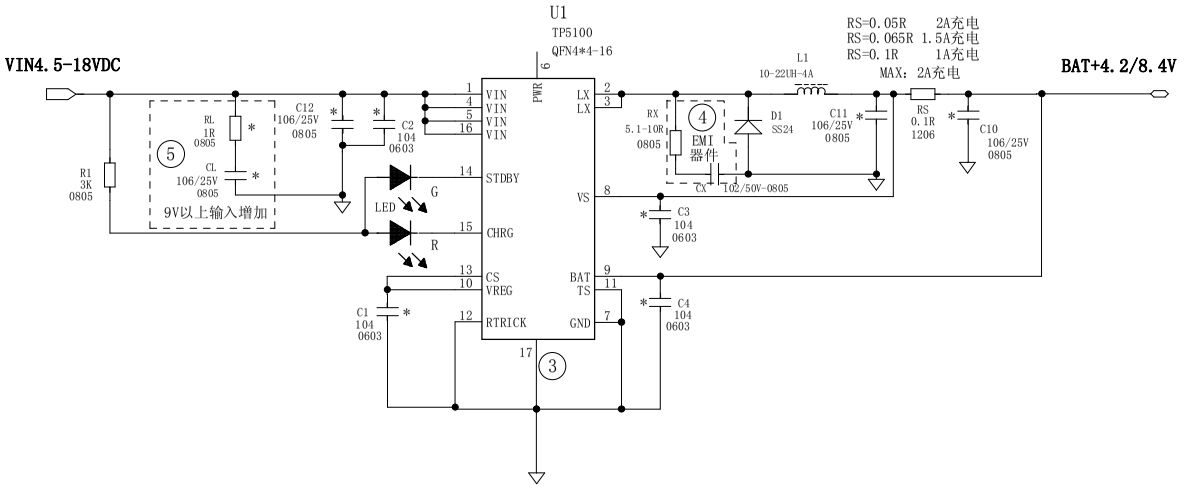
南京拓品微电子有限公司

TP5100 4.2/8.4V充电



应用注意事项：

1. 图中打*的器件，在画板的时候必须放置相对应的引脚最近处；
2. 图中10脚对电容0.1UF，在画板时电容地优先接到芯片7脚，此电容为芯片内部供电滤波用；
3. IC芯片底部散热片（焊盘）需接地，并通过多个通孔(3*3/4*3)与背部铜皮相连，背部铜皮应做到设计最大面积来给予散热，也可适当露铜更优；
4. 图中RX和CX位号为EMI预留元件，应用时两元件靠近D1二极管放置效果最为理想，如不需EMI测试可不要；
5. 图中RL和CL位号为高压输入9V以上必须使用，输入通电可降低瞬态电压，以免损坏IC；
6. 如充单节4.2V锂电池可把图中13脚（CS端）悬空不接，如接到10脚则为充8.4V锂电池；
7. 电池保护IC建议选用过充电压大于8.5V以上；

FILE NAME: TP5100 V01	DATE:
RELEASED:	
DESIGNED:	
STANDARD:	
CHECKED:	
APPROVED:	
SHEET 1 OF 1	