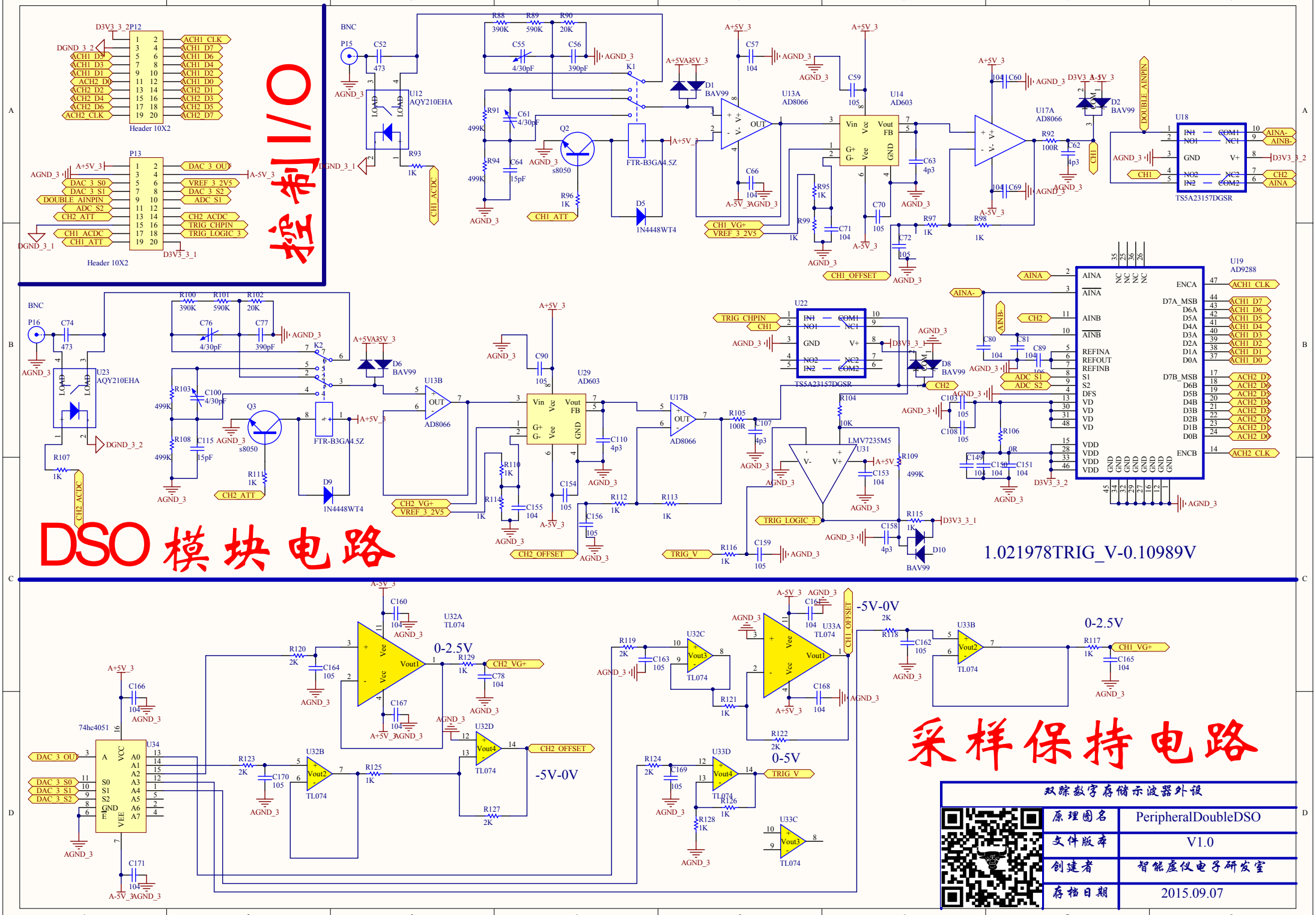
控制I/O
DSO模块电路
采样保持电路
1.021978TRIG_V-0.10989V
双踪数字存储示波器外设
原理图名 PeripheralDoubleDSO
文件版本 V1.0
创建者 智能座仪电子研发室
存档日期 2015.09.07