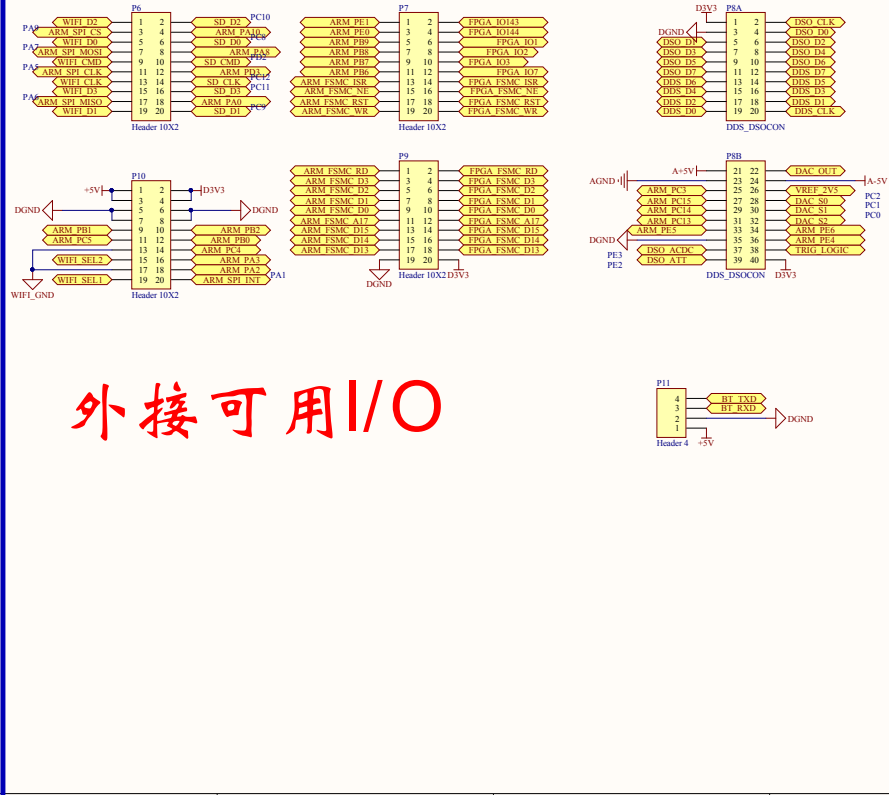
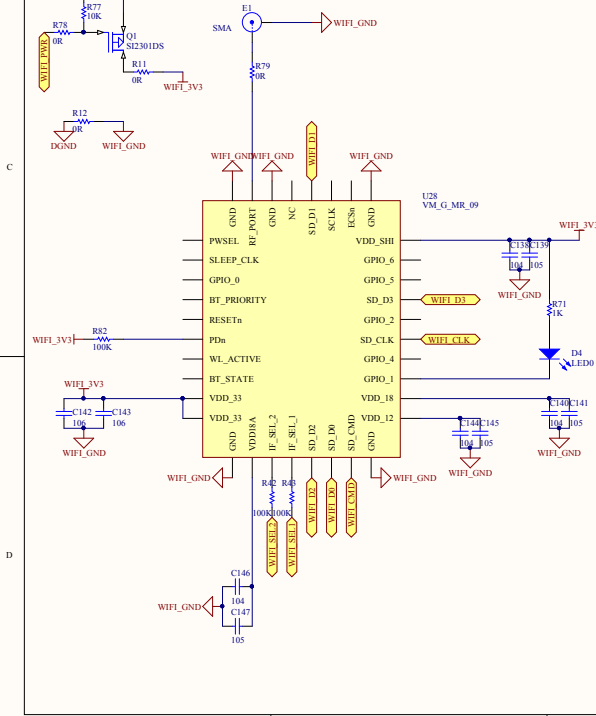
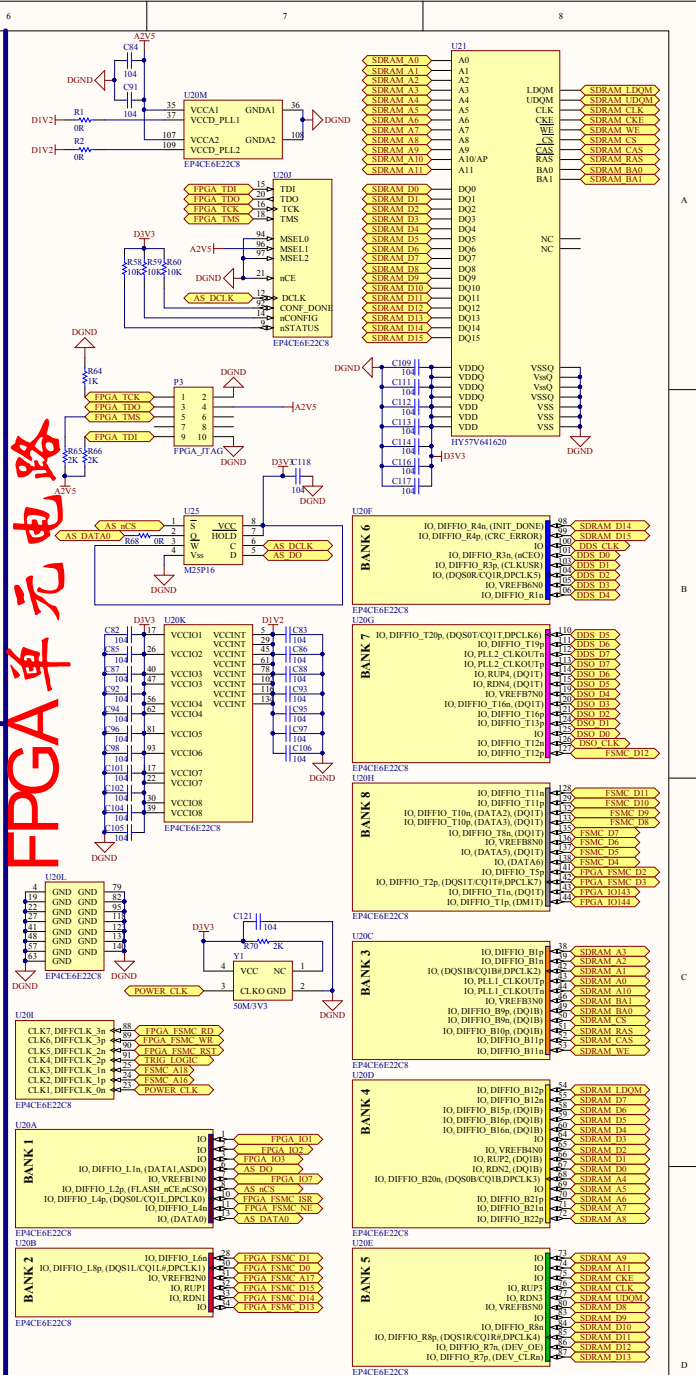


电源模块电路 MCU单元电路

WiFi单元电路



外接可用I/O



FPGA单元电路



核心零壹

原理图名 VirtualCoreBoard

文件版本 V1.2

创建者 智能产仪电子研发室

存档日期 2015.9.18